



Die Universität Paderborn ist eine leistungsstarke und international orientierte Campus-Universität mit rund 20.000 Studierenden. In interdisziplinären Teams gestalten wir zukunftsweisende Forschung, innovative Lehre sowie den aktiven Wissenstransfer in die Gesellschaft. Als wichtiger Forschungs- und Kooperationspartner prägt die Universität auch regionale Entwicklungsstrategien. Unseren über 2.600 Beschäftigten in Forschung, Lehre, Technik und Verwaltung bieten wir ein lebendiges, familienfreundliches und chancengerechtes Arbeitsumfeld mit kurzen Entscheidungswegen und vielfältigen Möglichkeiten.

Gestalten Sie mit uns die Zukunft!

Im Fachgebiet **Technische Informatik** des Instituts für Informatik der **Fakultät für Elektrotechnik, Informatik und Mathematik** ist zum nächstmöglichen Zeitpunkt eine Stelle als

wissenschaftliche*r Mitarbeiter*in (w/m/d)

(Entgeltgruppe 13 TV-L)

im Umfang von 100 % der regelmäßigen Arbeitszeit zu besetzen. Es handelt sich um eine Qualifizierungsstelle im Sinne des Wissenschaftszeitvertragsgesetzes (WissZeitVG), die zur Förderung eines Promotionsverfahrens im Bereich der **Technischen Informatik** dient. Die Stelle ist befristet für die Dauer des Promotionsverfahrens, abhängig von der bisher erreichten Qualifizierung, jedoch für einen Zeitraum von i.d.R. 3 Jahren, zu besetzen. Eine Verlängerung zum Abschluss der Promotion ist innerhalb der Befristungsgrenzen des WissZeitVG ggf. möglich.

Das Aufgabengebiet umfasst Forschung an **rekonfigurierbaren Rechner-Systemen**, insbesondere basierend auf FPGA-Technologie. Dabei stehen neue sowohl neuartige Architekturen und Entwurfsmethoden und -werkzeuge im Vordergrund, als auch die prototypische Umsetzung und Bewertung an realen FPGA-Plattformen, von eingebetteten Systemen bis hin zum Hochleistungsrechnen.

Projektbeschreibung und Aufgaben:

- Lehrverpflichtung im Umfang von i.d.R. 4 SWS
- Forschung im Bereich der rekonfigurierbaren Rechner-Systeme
- Entwicklung von Entwurfswerkzeugen und Bewertung auf FPGA-Plattformen
- Präsentation der Ergebnisse auf wissenschaftlichen Konferenzen, Verfassen von wissenschaftlichen Publikationen

Einstellungsvoraussetzungen:

- Wissenschaftlicher Hochschulabschluss in Informatik, Computer Engineering, Elektrotechnik oder einer verwandten Fachrichtung
- sehr gutes Fachwissen im Bereich der Technischen Informatik
- Erfahrung mit FPGA-Architekturen und dazugehöriger Entwurfswerkzeuge
- sehr gute Englischkenntnisse, schriftlich und mündlich
- Fähigkeit zum engagierten und selbständigen Arbeiten

Bewerbungen von Frauen sind ausdrücklich erwünscht und werden gem. LGG bei gleicher Eignung, Befähigung und fachlicher Leistung bevorzugt berücksichtigt, sofern nicht in der Person eines Mitbewerbers liegende Gründe überwiegen. Teilzeitbeschäftigung ist grundsätzlich möglich. Ebenso ist die Bewerbung geeigneter Schwerbehinderter und Gleichgestellter im Sinne des Sozialgesetzbuches Neuntes Buch (SGB IX) erwünscht.

Bewerbungen mit den üblichen Unterlagen werden unter Angabe der **Kennziffer 5920** erbeten an: platzner@upb.de oder die unten genannte Adresse.

Informationen zur Verarbeitung Ihrer personenbezogenen Daten finden Sie unter: <https://www.uni-paderborn.de/zv/personaldatenschutz>.

Prof. Dr. Marco Platzner
Fakultät für Elektrotechnik, Informatik und Mathematik
Universität Paderborn
Warburger Str. 100
33098 Paderborn

